2024年12月05日：

**知识点: 定点数原码一位乘法+浮点数运算+存储器**

**思考题**：

1. 掌握原码一位乘法的流程和执行过程，如例10.7这般规范执行过程，以及乘法的实现电路图。
2. 掌握浮点数加减运算的过程，理解每个过程的作用和内涵，熟悉例10.13此类题型。

其中，关于10.13中的疑惑之处：

1. 对阶过程中的，调整Y，Y为尾数为1000110，其中，红色的1为尾数的符号位。
2. 尾数加/减过程中，关于溢出后的“右移”问题，我请黄金坤和黄子迅同学写了答疑文档，大家可体会一下，见pdf文档。

3. 本节课偏向于存储器概念建立，内容之间的关系是：计算机系统的整体存储器系统；然后细化到我们关注的内存上，即主存储器；然后针对内存中的随机存储器即RAM类存储器进行了学习。

4. 体会图11.1，理解程序局部性原理。

5. 掌握存储器分类方法，特别是按照存取方式进行的分类以及其各自特点。

6. 体会图11.3/11.4/11/5

掌握几个主存的指标即可。

**Tip**:

1. 相对于第8章和第9章内容来说，第10章内容很容易理解，但是比较细碎，容易出错，需要大家熟练规则。
2. 第10章课后练习，目的是为了增强熟练度，无难度，无需提交。